

NOMI	TIPO PROGETTO	QUANDO?	TUTOR
Thierry Tsafack Ermete Gaudenzi	Strumentazione Virtuale (Prof. Lanzoni) <i>variante A</i>	Subito	mlanzoni@deis.unibo.it
Fabio Melchiorre Luigi Iacovitti	Integrazione Accelerometro angolare + Interfacciamento Sensore accelerazione angolare	Subito	apieracci@deis.unibo.it
Fantini Giuseppe Grosso Pasquale	Sistema portatile, indipendente e flessibile per la rilevazione di interazioni fra proteine basato su misure capacitive	Subito	cstagni@deis.unibo.it
Sabina Cantoro Luca Giardino	Integrazione Modulo di Compressione JPEG	subito	sbenedettini@deis.unibo.it
Paolo Gentili	Caratterizzazione di uno switch per Network-on-Chip (NoC) al variare della quantità di buffering/dim. Pacchetti/numero di porte		fangiolini@deis.unibo.it
Davide Maio	Ricerca Tecnico-Bibliografica sui SoC di ultima generazione	prof benini	lbenini@deis.unibo.it
Francesco Lucchi Davide Foschi	Studio della parallelizzazione di un'applicazione di image processing (SUSAN)sulla piattaforma MPSIM	gennaio	fpoletti@deis.unibo.it
Paci Andrea	Implementazione di un'interfaccia OCP per comunicazione on-chip <i>variante A</i>	Da Subito	fangiolini@deis.unibo.it
Bartolini Andrea Bonomo Andrea	Realizzazione BTspot con Adattatore USB	Dicembre-Gennaio	lruggiero@deis.unibo.it
Flavigny Romain Ferrari Anais	Implementazione di un'interfaccia OCP per comunicazione on-chip <i>variante B</i>	Da Subito	fangiolini@deis.unibo.it
Baldassarro Michele	Assemblaggio e testing di un prototipo di sensore PIR	gennaio	pzappi@deis.unibo.it
Huynh Hoang Chau Poluzzi Alessandro	Estensione del cache controller di MPARM per il supporto di cache coherency per cache con policy di scrittura write-through	Da Gennaio	mloghi@deis.unibo.it fangiolini@deis.unibo.it
Paselli Michele Musiani Daniele	Ottimizzazione consumo di potenza per transceiver WIMOCA	Da Subito	apieracci@deis.unibo.it
Andrea Bergamini Davide Campellone	Istanziamento di topologie di MPSOC tramite parser XML	febbraio	apoggiali@deis.unibo.it mruggiero@deis.unibo.it , fpoletti@deis.unibo.it
Ferro Michele Dal Cero Alessandro	Implementazione di un driver per il controllo della frequenza in uClinux per MPSIM	gennaio	mruggiero@deis.unibo.it apoggiali@deis.unibo.it
Ferro Andrea Neri Pietro	Realizzazione Btspot + Posizionamento Interattivo	Da Subito	lruggiero@deis.unibo.it

Mantovani Marco	Implementazione in JAVA di un benchmark di moltiplicazione di matrici pipelined su piattaforma multiprocessore JVM-uClinux-MPSIM	dic-gen	aacquaviva@deis.unibo.it
Leardini Simone			mruggiero@deis.unibo.it
Pozza Riccardo Chiminazzo Federica	Da definire con il tutor	marzo-aprile	sbenedettini@deis.unibo.it
Lutterotti Paolo, Falconi Andrea	Implementazione del supporto agli interrupt in un modello di processore PowerPC	dic	fangiolini@deis.unibo.it
Valerio Bonfatti	Realizzazione di un glove (dispositivo di input) per mano sinistra	Da Subito	apieracci@deis.unibo.it
Rodolfo Tedeschi	Realizzazione del software per un modulo di interfaccia con USB		pzappi@deis.unibo.it
Marco Pivi Roberto Gamboni Samuele Salti	Estensione del cache controller di MPARM per il supporto di cache coherency per cache con policy di scrittura write-through + Estensione del cache controller di MPARM per l'implementazione di policy di scrittura	dic	mloghi@deis.unibo.it fangiolini@deis.unibo.it fpoletti@deis.unibo.it
Stellacci Giuseppe Trevisani Roberto	Strumentazione Virtuale (Prof. Massimo Lanzoni) <i>variante B</i>	Da Subito	mlanzoni@deis.unibo.it
Cinotti Tommaso	Caratterizzazione di uno switch per network-on-chip (NoC) al variare della quantita' di buffering/dim. Pacchetti/numero di porte	Da subito	fangiolini@deis.unibo.it
Jurado Alvaro Lorenzo, Murga Jose Maria Mulero	Porting di transceiver Bluetooth LMX9820 su un dispositivo modulare per acquisizione di immagini	Da subito	sbenedettini@deis.unibo.it
Davide Rossi	Cross-compilazione per architetture VLIW		fangiolini@deis.unibo.it
Vincenzo Pacella	Integrazione Magnetometro Triassiale		apieracci@deis.unibo.it